

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2001年5月10日 (10.05.2001)

PCT

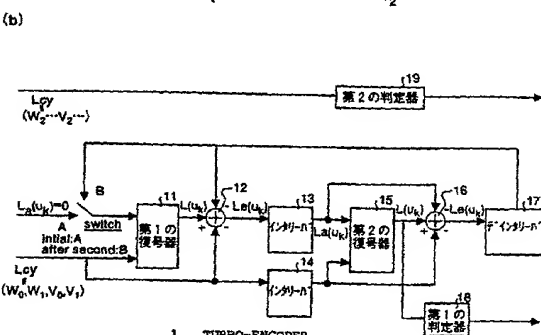
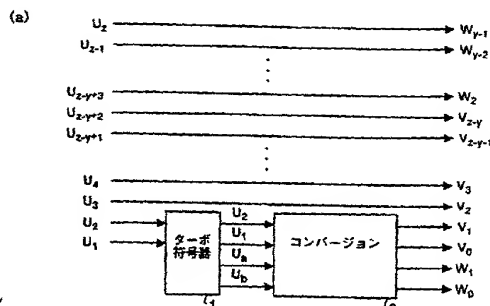
(10) 国際公開番号  
WO 01/33719 A1

- (51) 国際特許分類: H03M 13/29 KAISHA) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP00/07312
- (22) 国際出願日: 2000年10月20日 (20.10.2000)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願平 11/308750  
1999年10月29日 (29.10.1999) JP
- (71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI)
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてののみ): 松本 渉 (MATSUMOTO, Wataru) [JP/JP]; 宮田好邦 (MIYATA, Yoshikuni) [JP/JP]; 〒100-8310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP).
- (74) 代理人: 酒井宏明 (SAKAI, Hiroaki); 〒100-0013 東京都千代田区麹町三丁目2番6号 東京倶楽部ビルディング Tokyo (JP).
- (81) 指定国 (国内): CA, CN, IL, KR, NO, US.

[続葉有]

(54) Title: COMMUNICATION DEVICE AND COMMUNICATION METHOD

(54) 発明の名称: 通信装置および通信方法



- 1...TURBO-ENCODER
- 2...CONVERSION
- 11...1ST DECODER
- 13...INTERLEAVER
- 14...INTERLEAVER
- 15...2ND DECODER
- 17...DEINTERLEAVER
- 18...1ST JUDGEMENT DEVICE
- 19...2ND JUDGEMENT DEVICE

(57) Abstract: A turbo-encoder (1) which apply turbo-encoding to 2 bits in lower positions of transmission data to output 2-bit information bits and 2-bit redundant bits, a conversion (2) which uses the outputs to perform an operation for making uniform error correction capabilities for the respective information bits and outputs the operation results and the other bits in the transmission data as encoding results, decoders (11 - 18) which subject 2 bits in lower positions of the reception signals, having possibility of deterioration of characteristics, to soft judgement to thereby estimate original transmission data, and a 2nd judgement device (19) which subjects the other bits of the reception signals to hard judgement to thereby estimate original transmission data are provided.

[続葉有]